

Estos microcontroladores responden a una serie de instrucciones o códigos que se deben grabar en su memoria de programa, en total son 35. A continuación se encuentra una tabla con la lista completa y después una descripción de cada una de ellas con el fin de facilitar su aprendizaje.

f = registro

b = número de bit

bits de registro

STATUS

W es el registro que llamamos ACUMULADOR

Operaciones orientadas a registros				
Nemotécnico	Operación	Cód. de operación		Estados afectados
		msb	lsb	
Si d = 0 el resultado se almacena en W Si d = 1 el resultado se almacena en el registro				
ADDWF	f,d	00 0111	dfff ffff	C,DC,Z
ANDWF	f,d	00 0101	dfff ffff	Z
CLRF	f	00 0001	1fff ffff	Z
CLRWF		00 0001	0XXX XXXX	Z
COMF	f,d	00 1001	dfff ffff	Z
DECf	f,d	00 0011	dfff ffff	Z
DECFSZ	f,d	00 1011	dfff ffff	
INCF	f,d	00 1010	dfff ffff	Z
INCFSZ	f,d	00 1111	dfff ffff	
IORWF	f,d	00 0100	dfff ffff	Z
MOVF	f,d	00 1000	dfff ffff	Z
MOVWF	f	00 0000	1fff ffff	
NOP		00 0000	0XX0 0000	
RLF	f,d	00 1101	dfff ffff	C
RRF	f,d	00 1100	dfff ffff	C
SUBWF	f,d	00 0010	dfff ffff	C,DC,Z
SWAPF	f,d	00 1110	dfff ffff	
XORWF	f,d	00 0110	dfff ffff	Z
Operaciones orientadas a bits				
BCF	f,b	01 00bb	bfff ffff	
BSF	f,b	01 01bb	bfff ffff	
BTFSC	f,b	01 10bb	bfff ffff	
BTFSS	f,b	01 11bb	bfff ffff	
Operaciones literales y de control				
ADDLW	k	11 111X	kkkk kkkk	C,DC,Z
ANDLW	k	11 1001	kkkk kkkk	Z
CALL	k	10 0kkk	kkkk kkkk	
CLRWDI		00 0000	0110 0100	T0,PD
GOTO	k	10 1kkk	kkkk kkkk	
IORLW	k	11 1000	kkkk kkkk	Z
MOVLW	k	11 00XX	kkkk kkkk	
RETFIE		00 0000	0000 1001	
RETLW	k	11 01XX	kkkk kkkk	
RETURN		00 0000	0000 1000	
SLEEP		00 0000	0110 0011	T0,PD
SUBLW	k	11 110X	kkkk kkkk	C,DC,Z
XORLW	k	11 1010	kkkk kkkk	Z