

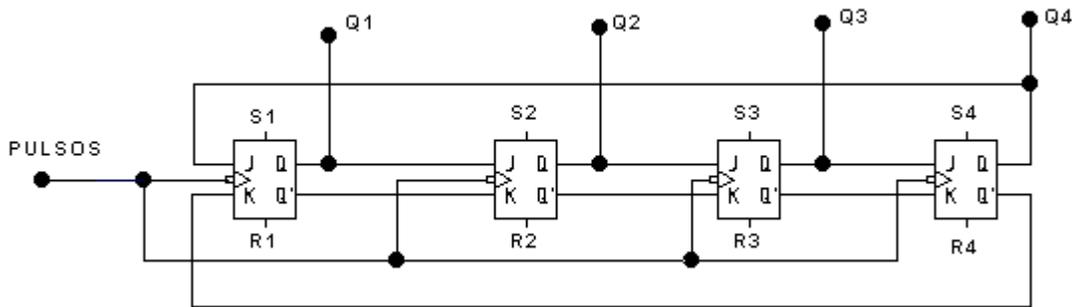
Contador en anillo Empleando flip-flops JK (Ej 4027)

Constituye un registro de desplazamiento en el cual la entrada del 1er flip-flop esta condicionada por la salida del ultimo, constituyendo así una cadena cerrada.

La información introducida inicialmente circula permanentemente por los biestables sin perderse.

Si al comienzo un biestable es puesto en "1" y el resto en "0" (lo cual se logra con las entradas asincrónicas SET y RESET de cada flip-flop), entonces se tendrá:

Q1	Q2	Q3	Q4
1	0	0	0
0	1	0	0
0	0	1	0
0	0	0	1
1	0	0	0



Por lo tanto un "1" se va desplazando continuamente por el anillo en sincronismo con los pulsos de clock.

REPASO:

Flip-flop JK CD4027

Inputs t_{n-1} (Note 1)						Outputs t_n (Note 2)	
CL (Note 3)	J	K	S	R	Q	Q	\bar{Q}
LOW	1	X	0	0	0	1	0
LOW	X	0	0	0	1	1	0
LOW	0	X	0	0	0	0	1
LOW	X	1	0	0	1	0	1
HIGH	X	X	0	0	X	(No Change)	
X	X	X	1	0	X	1	0
X	X	X	0	1	X	0	1
X	X	X	1	1	X	1	1

1 = HIGH Level
 0 = LOW Level
 X = Don't Care
 ↗ = LOW-to-HIGH
 ↘ = HIGH-to-LOW

Tabla de verdad del flip flop JK CD4027.

Note 1: t_{n-1} se refiere al estado anterior a la llegada del flanco positivo de la señal de clock, que habilitará la posibilidad de cambiar al flip-flop.

Note 2: t_n se refiere al estado posterior a la llegada del flanco positivo de clock.

Note 3: Señal que habilita el cambio.

HIGH level: nivel alto (1)
 LOW level: nivel bajo (0)

Don't Care: No interesa

NOTA: Para operar con este integrado, consiga la hoja de datos. Debe tener en cuenta los niveles de tensión permitidos y las corrientes de operación en las entradas y en las salidas (consulte la hoja de datos).