

## Ejercicio Inicial – Electrónica Digital

Crear mediante compuertas la función:

$$F = A \text{ AND } B \text{ AND } C \text{ OR } \text{NOT}(A \text{ OR } B) \text{ OR } C \text{ AND } B$$

ó

$$F = A \cdot B \cdot C + \text{NOT}(A + B) + C \cdot B$$

- Aplicarla a un FLIP FLOP JK en la entrada K
- Construir la tabla de cada compuerta empleada y del flip flop
- Construir la tabla de verdad de F y de la salida Q del FLIP FLOP
- Simular en Proteus previa selección de los componentes.

NOTA: Estado inicial del flip flor (cero).

El flip flop es sincrónico, cambia de estado según su tabla cada vez que llega un pulso de clock